



株式会社 iD

Altera社製FPGA, 10GbE(SFP+ 2ch)搭載 PCI Express評価ボード

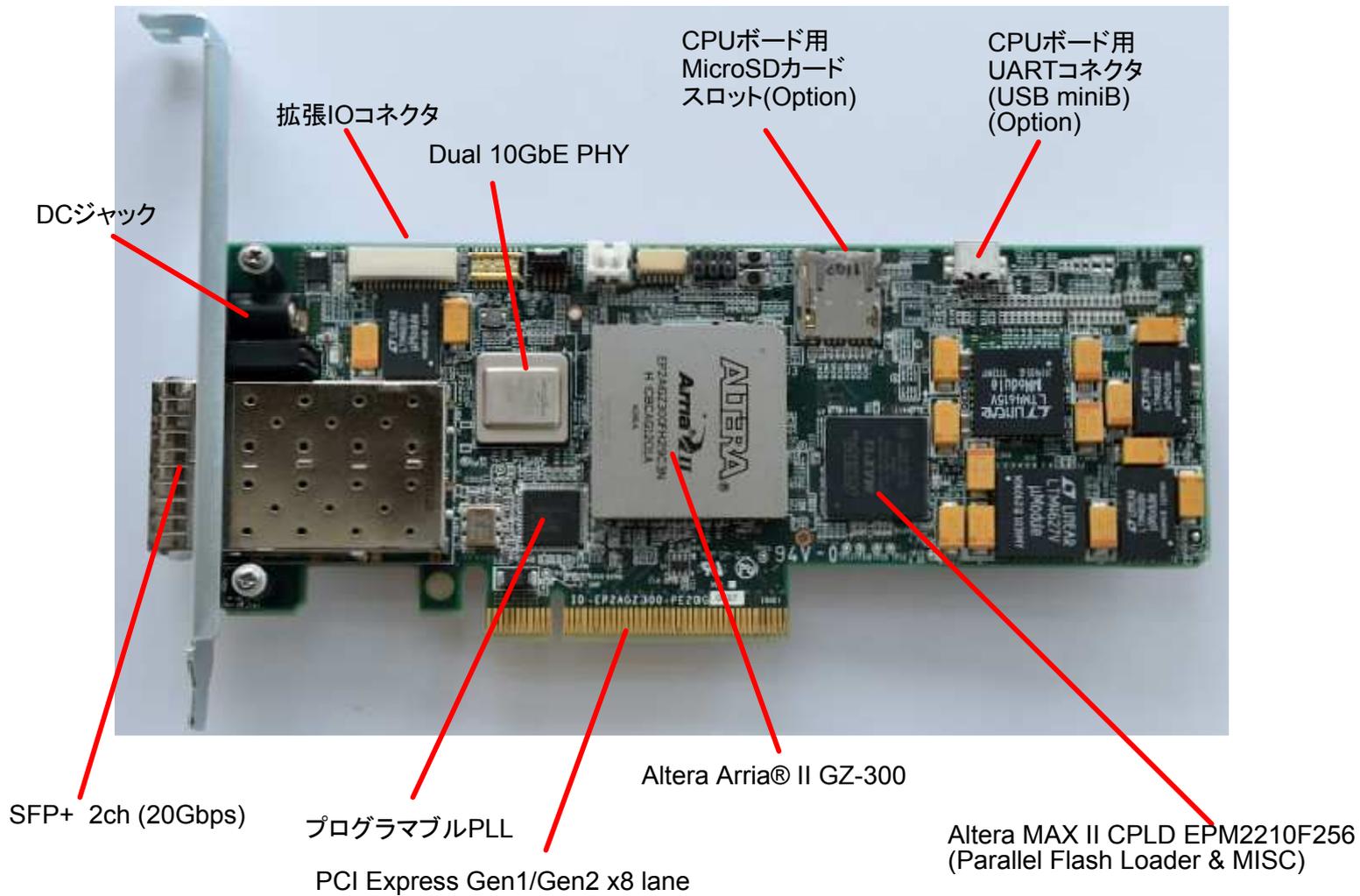
高性能 FPGA デバイスである Altera デバイスを搭載し、大規模なデザインにも対応可能
20Gbps の通信インタフェースを搭載し、PCI Express ロープロファイル規格に対応した
評価プラットフォームを提供



特徴

- Altera Arria® II GZ EP2AGZ300
- PCI Express Gen1/Gen2 x8 lane
- 外部インタフェース
SFP+ 2ch (20Gbps) 10/1 Gigabit Ethernet、10 Gigabit Fibre Channelに対応
- CPUボードを拡張可能*1
- PCI Express SLOTに搭載 またはDC-JACK給電でのスタンドアロンで利用可能
- 167.65mm x 68.9mm

*1 基板裏面に搭載、Colibri社製 SODIMM sized computer moduleに対応
動作実績: Colibri PXA270



CPUボード搭載用コネクタ(Optional)
Colibri SODIMM sized computer moduleに対応

| 大項目 | 小項目 | 説明 | |
|--------------------|-----------------------|---|----|
| ネットワーク インターフェース | SFP+ ch0 | プロトコル別アプリケーション | |
| | SFP+ ch1 | <ul style="list-style-type: none"> ・IEEE 802.3ae 10 Gigabit Ethernet ・IEEE 802.3aq 10 GBASE-LRM ・1 Gigabit Ethernet capability ・INCITS T11 10 Gigabit Fibre Channel | |
| PCインターフェース | PCI Express Card Edge | Gen1(2.5Gbps), Gen2(5Gbps) x8 lane | |
| シリアル インターフェース | JTAG | Altera純正JTAGコネクタ2.54mm pitch 10pin | *1 |
| | UART | mini-usb B-type 1port (USB-UART変換) | |
| | I2C | 2.54mm pitch 4pin x 2 | |
| ヒューマン インターフェース | | ボタン x 3 | |
| | | Dipスイッチ 8bit | |
| | | ロータリーSW x1 (0~15設定) | |
| | | 状態表示LED <ul style="list-style-type: none"> ・オンボードGreen LED x2 (FPGA制御) ・オンボードGreen LED x2 (CPLD制御) ・PCIEブラケット側Green/Red 2色 LED4連 (FPGA & CPLD制御) ・電源表示Green LED x1 | |
| プラットフォーム | | FPGA: Altera Arria® II GZ EP2AGZ300 | |
| | | CPU: Colibri SODIMM sized computer module搭載用コネクタ (動作実績: Colibri PXA270) | *2 |
| | | 外部記憶1: I2C EEPROM | |
| | | 外部記憶2: microSDカード (CPUモジュール用) | *2 |
| | | Programmable Clock Generator | |
| | | FPGA Config Controller: MAX II CPLD | |
| | | FPGA Config Flash: 256Mbit | |
| 拡張インターフェース | 汎用コネクタ | 基板側コネクタ: JST SM30B-SRDS | |
| | | ケーブル側コネクタ: JST SHDR-30V-S-B | |
| 電源 | DCコネクタ | ACアダプタ AC100V±10% 50/60Hz, DC +12V±10% | |
| | PCI Express Card Edge | 12V 5.25A max | |
| 動作温度 | | 0~40°C | |
| 動作湿度 | | 10%~80%(結露しないこと) | |
| 外形寸法 | 基板外形 | (W)167.65mm x (D)68.9mm (ブラケット含まず) ※PCI Express Low Profile対応 (CPUモジュールコネクタ未搭載時) | |
| 付属品 (標準) | | Full Heightブラケット | |
| | | Low Profileブラケット | |
| | | FPGA用JTAG子基板・ケーブル | |
| | | FPGAアクティブヒートシンク | |
| 付属品 (オプション) | | ACアダプタ | |
| | | SFP+モジュール x 2 | |
| | | CPUモジュール Colibri PXA270/300/320 | |
| | | CPU用JTAG子基板・ケーブル | |
| | | microSDカード | |

*1 標準付属品のFPGA用JTAG子基板、および、ケーブルが必要です。

*2 Colibri SODIMM sized computer module用コネクタ、および、microSDカードソケットの搭載はオプションです。

型番: ID-EP2AGZ300-PE20G-XX-YYY

ID-EP2AGZ300-PE20G : オプションコネクタ無
 ID-EP2AGZ300-PE20G-OC : オプションコネクタ有
 ID-EP2AGZ300-PE20G-OC-P27 : オプションコネクタ有、Colibri PXA270付 ※1

※1 Colibri社製CPUのソフトウェア開発には別途開発キットが必要です。
開発キットにつきましてはColibri社代理店よりお買い求めください。